## POCCIMICRASI DELIEPAIUMS



路路路路路路

松

松

松

密

图

松

路路

密

盘

松

松

松

松

松

盘

怒

松

松

密

密

密

盘

松

盘

盘

怒

松

松

松

松

松

松

松

松

松

路路路路路路路

松

松

路路路

松

盘

怒

松

盘

松

松

盘

盘

松

盘

松

盘

松

盘

盘

盘

盘

松

路路

路路路

松

松

松

盘

松

盘

松

松

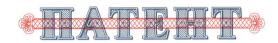
盘

松

松

盘

松



на изобретение № 2808782

## Самосинхронный одноразрядный четверичный сумматор с единичным спейсером

Патентообладатель: Федеральное государственное учреждение "Федеральный исследовательский центр "Информатика и управление" Российской академии наук" (ФИЦ ИУ РАН) (RU)

Авторы: Захаров Виктор Николаевич (RU), Степченков Юрий Афанасьевич (RU), Дьяченко Юрий Георгиевич (RU), Дьяченко Денис Юрьевич (RU), Орлов Георгий Александрович (RU)

Заявка № 2023116599

Приоритет изобретения 23 июня 2023 г. Дата государственной регистрации в Государственном реестре изобретений Российской Федерации 05 декабря 2023 г. Срок действия исключительного права на изобретение истекает 23 июня 2043 г.

Руково<mark>дитель</mark> Федеральной службы по интеллектуальной собственности

- H

Ю.С. Зубов